## **EDITION PROCESSING METHOD OF IC CARD**

Patent Number:

JP59071179

Publication date:

1984-04-21

Inventor(s):

NISHIKAWA SEIICHI; others: 02

Applicant(s):

DAINIPPON INSATSU KK

Requested Patent:

☐ JP59071179

Application Number: JP19820181833 19821016

Priority Number(s):

IPC Classification:

G11C7/00; G06K19/06

EC Classification:

Equivalents:

### **Abstract**

PURPOSE:To attain efficient correction and edition of information content to be stored by reading out all the information in an EEPROM, storing them in an RAM buffer in an IC card processor, editing and processing the part requiring the correction or alteration of the stored information in the RAM buffer and rewriting the result to the EEPROM.

CONSTITUTION: The information stored in the EEPROM in the IC card is read in the RAM buffer tentatively, and the result of required data processing is displayed on a monitor screen. The data processing is repeated and the processing is finished, the editing mode is commanded with the input operation of the command key, the correction and edition of the information content while observing the monitor screen and the result of edition is stored in the RAM buffer in the IC card processor. When the edition processing is finished in this way, all the information stored in the EEPROM is erased by the input operation of a command key and the rewrite mode is selected, allowing to rewrite the information stored tentatively in the RAM buffer into the EEPROM.

Data supplied from the esp@cenet database - 12

### 19 日本国特許庁 (JP)

①特許出願公開

# <sup>®</sup> 公開特許公報(A)

昭59-71179

⑤Int. Cl.<sup>3</sup> G 11 C 7/00 G 06 K 19/06

識別記号

庁内整理番号 6549-5B 7313-5B ❸公開 昭和59年(1984)4月21日

発明の数 1 審査請求 未請求

(全 4 頁)

ØICカードにおける編集処理方法

②特

願 昭57-181833

**22**Н

昭57(1982)10月16日

@発明者

西川誠一

東京都小金井区市貫井北町2-

15-12

@発 明 者 岡田浩一

東京都新宿区市谷鷹匠町 6

⑩発 明 者 城輝明

東京都杉並区荻窪1-49-19

の出 願 人 大日本印刷株式会社

東京都新宿区市谷加賀町1丁目

12番地

仍代 理 人 弁理士 安形雄三

明細費の予告(内容に変更なし) 明 細 **審** 

発明の名称 IC カードにおける編集処理方法

### 特許請求の範囲

1. データ処理を行なうためのマイクロコンピュタと、データを記憶格納するための電気的に発行去は可能でプログラム可能な KOMとを具備した IC カードに対して、前配IC カード内に対して、前配IC カード内の WAMに格納されている情報の修正又は変更等の協嫌のの HAMバッフア内に一旦記憶し、前記記憶情報の修正で調楽の理する処理ステップと、前記IC カード内の WAMに絡納されている情報を消去するための処理ステップと、前記IC カード内の WAMに絡納されている情報を消去するための処理ステップと、前記IC カード内の WAMに 対象処理ステップと、前記IC カード内の WAMに対象処理ステップと、前記IC カードにおける根果処理方法。

- 2. 前記 IC カード に格納されている情報の編集 処理を1パイト単位で行なうことが可能である 特許請求の範囲第1項記載の IC カードにおけ る機集処理方法。
- 3. 前記IC カードに格納されている情報の編集 処理を1ビット単位で行なうことが可能である 特許請求の範囲第1項記載のIC カードにおけ る編集処理方法。

### 発明の静制な説明

この発明は、マイクロコンピュータ(マイクロブロセンサ)とメモリとを内蔵した IC カードに対し、情報の修正又は変更等の編集を行なうための IC カードにおける舗集処理方法に関する。

IC 数子が翅散されたカード、いわゆるIC カードはその用途としてID カードや銀行カード、クレジットカードなどの個人識別カードとして広く利用されていると共に、情報ファイルやその他の用途に利用されるようになつてきた。従来、ICカードの使用方法としては、情報を選時費込んで

ゆく追記方式や1回に全メモリに情報を構込んで 保存する方式等があるが、これらの方法では格納 されている情報の1部を修正したい場合、内蔵メ モリの種類によつては不可能な場合があつた。

ここに、ICカードに内臓される情報格納用の メモリとしては、普込み可能な ROM ( Programmable HOM; PROM)が用いられることが多いが、PROM の機類としては破壊配録方式の消去不可能なPHUM 、紫外殻服射により得込まれたデータの消去が可 能作ROM ( Erasable and Programmable ROM; BPROM )。 無気的に省込まれたデータの消去が 可能介 ROM ( Electrically Erasable and Programmable ROM; EEPHOM) 等があり、PROM及 びEPHOMの場合、一旦情報を書込むと作正。間 集個所があつても内容を掛換えることができない。 ため、修正したい場合はその個所を無効にし、利 たに内容を引き加えるしか方法がなかつた。そし て、IC カードに内閣するメモリとしてEEPROM を用いた場合は、配針された情報が不用になつた 場合にその情報を消去することでカードを再使用

(3)

るICカードに対して、ICカード内に治納されている情報の修正または変更等の翻集処理を行なう際に、上記 BEPROM に格納されている情報を全て脱出し、ICカード処理装置内の RAMパッファ内に一旦配協し、配復情報の修正または変更を収する個所を RAMパッファ内で翻集処理するための処理ステップと、ICカード内の BEPROM に粉料されている情報を消去するための処理ステップと、ICカード内の EEPROM に紛集処理後の情報を再替込みずる処理ステップとを共偏したものである。

旅付図はこの発明の好適な実施例を、適配方式の1Cカード処理方法で実現する処理フローを示すものであり、ICカード内のEEPHUM に格納されている情報の概集処理を行かう場合、化ずコマンドキーの入力操作によつてリードモードを指示する(ステンプ31~83)。そして、このリードモードで、ICカード内のEEPRUM に格納されている情報を一時ICカード処理接ば内のRAMパンファ内に脱込み(ステンプ34)、所映のデーク処理を行なつて(ステンプ35)後にその紹果をモニ

することが可能となるが、配録された情報の1部を修正したい場合には、従来のICカード処理方法ではメモリ内に格納されている全ての情報の消去後に、1部修正した情報全でを新たに初めから外部装置からキーイン(またはインブット)して 当込んでいく必要があり、特に追記方式の場合、格納されている情報の修正や頻集に非常に煩雑な作業を必要とし、実用性に乏しいという欠点があった。

よつて、このが明の目的は従来の10 カード処理方法が有していた欠点を解消し、格納された情報の一括消去が可能な10 カードに対し、格納されている情報内容の修正及び顕集を能率的に行なうことを可能とした10 カードにおける胡集処理方法を提供することにある。

以下この発明を脱明する。

この発明は、データ処理を行なうためのマイクロコンピュータ(マイクロプロセッサ)と、データを記憶格納するための電気的に消去が可能でプログラム可能な RUM ( EEPRUM ) とを其偏して放

(4)

タ画面上に表示する(ステップ N6)。かかるデータ処理を繰返してその処理が終了すると(ステップ N7)、次にコマンドキーの入力操作によつて調 後モードを指示する(ステップ S2)。 職果モード 化なると(ステップ S2)、 職果・モードの機能の修正や機変を行ない、 砂果が良好になるまで修正作業を繰返し(ステップ S21~S24)、 必果結果を再度 ICカード処理を置内の RAMパッファに格納する。なお、この編集モードにおいてはデータの哲込みも可能であり、ライトモード時にデータキーを操作することによつて新しいデータを移込むことができ(ステップ S10~ S14)、これら修正データ及び扱込データか RAMパッファに一時的に格納されることになる。

このようにして編集処理が終了すると、次にコマンドキーの入力操作によつて消去モードを指示する(ステップ S 2 、 S 30 )。こうして消去モードが選択されると、ステップ S 30 ~ B 33に従つてIC カード内の EEPROM に格納されている情報は全て消去される。この時、 EEPROM 内の情報が消

特開昭59-71179 (3)

ている EBPKOM 内の情報の消去処理を、情報の脳 幾処理の後に行なうようにしているが、消去処理 を脳巣処理と並行して行なうようにしても良い。 また、観報モードとして、リードモード、修正モ ード、消去モード(再書込みを含む)を一連の処 避としても良く、この勘合にはモードが変わる都 関コマンドでモードを選択する必要がある。

図面の簡単な般明

圏はこの発明の一臭施例を示すフローチャート である。

81~87、810~814、820~824、830~838…処理ステップ。

出願人代理人 安 形 堆 三

(8)

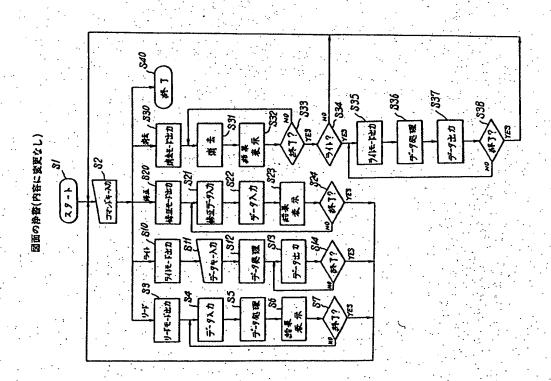
去されたか否かを確認する必要があるため、情報 内容を製ポするようになつている。そして、

EBPRUM 内の情報が全て消去された後、再掛込モードを選択することにより HAMパンファに一時記憶されている情報を、ステンプ 835~ 838 に従つて情報が消去されたIC カード内の EBPRUM に再び込みする。かくして、情報の編集処理が行なわれた内容がIC カード内の EEPRUM に格納されるので、IC カードを従来通り使用することが可能である。

以上のようにこの強制によれば、1Cカードに 内版されている BRPHOM 内の情報の修正,変更等 を、従来ほど手間がかからすにかつ効率的に行な うことが可能となり、特に情報を追配方式で報込 む用途において、1Cカード内に格納されている 情報の編集処理を効果的に行なうことができる。 また、情報データの1パイト,1ピット単位での 編集処理も可能であり、特に図形情報の修正,編 级の際に有用なものとなる。

なお、上述の実施例ではIC カードに内蔵され

( 7. )



#### 手 統 補 正 書(方式)

昭和 58年 3月 4日

特許疗長官 若 杉 和 夫,殿

1.事件の表示

昭和 57年 特許 顧第 181833号

2. 発明の名称

ICカードにおける編集処理方法

3. 補正をする者

事件との関係 特許出願人

大日本印调株式会社

4. At 29 J

東京部新宿区西新宿区一丁目 10番 18号野村ビルフF 電話 (348) 7706

B. 禁压会会の日付

昭和68年 2月 2日

( 発送日 昭和58年 2月22日)

8. 福正の対象

委任状並びに明創書及び図面

7. 袖正の対象

(1) 要任状を別紙の通り補正する。

(2) 明細書の浄書(内容に変更なし)

(3) 本顆點付の図面を別紙の通り補正する。